

© 版权所有 2007 Hewlett-Packard Development Company, L.P. 本文信息如有更改，恕不另行通知。HP 产品和服务附带的明示保修声明中阐明了此类产品和服务的全部保修服务。本文档中的任何内容均不应理解为构成任何额外保证。HP 对本文档中出现的任何技术错误、编辑错误或遗漏之处概不负责。

www.hp.com



461434-001

HP Compaq vc4815 系列

串口定义用户指南



HP Compaq vc4815 终端默认具有 4 个串口，分别为串口一、串口二，串口三、串口四。

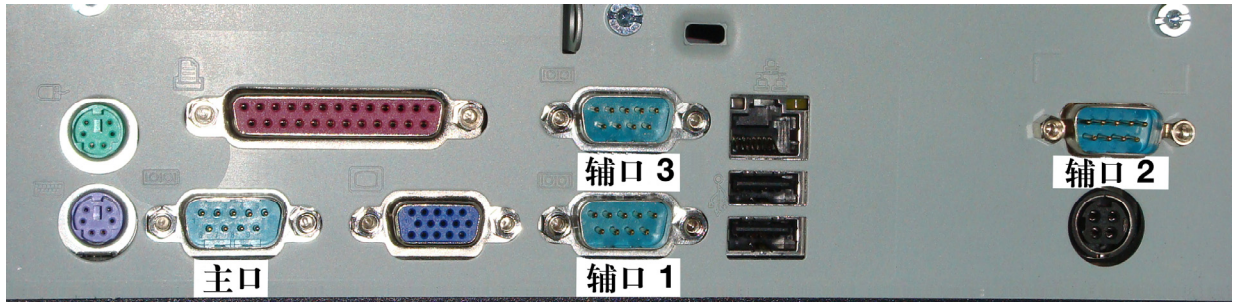
定义 引脚	主口 (串口 1)	辅口 1 (串口 2)	辅口 2 (串口 3) (TTL)	辅口 3 (串口 4)
1 脚	DCD/ +5V	+5V / DCD	+5V / DCD	+5V / DCD
2 脚	RXD	RXD	RXD/TXD	RXD
3 脚	TXD	TXD	TXD/RXD	TXD
4 脚	DTR/ +12V	DTR/+5V /+12V	NC/DTR	DTR/+5V /+12V
5 脚	GND	GND	GND	GND
6 脚	DSR	DSR	NC/DSR	DSR
7 脚	RTS/+12V	RTS/+12V	NC/RTS	RTS/+12V
8 脚	CTS/RXD (TTL)	CTS	RXD/TXD(TTL)	CTS
9 脚	RI/TXD (TTL)	RI	TXD/RXD(TTL)	RI

HP Compaq vc4815 终端默认出厂设置

定义 引脚	主口 (串口 1)	辅口 1 (串口 2)	辅口 2 (串口 3) (TTL)	辅口 3 (串口 4)
1 脚	DCD	DCD	DCD	DCD
2 脚	RXD	RXD	RXD	RXD
3 脚	TXD	TXD	TXD	TXD
4 脚	DTR	DTR	NC	DTR
5 脚	GND	GND	GND	GND
6 脚	DSR	DSR	NC	DSR
7 脚	RTS	RTS	NC	RTS
8 脚	CTS	CTS	RXD	CTS
9 脚	RI	RI	TXD	RI

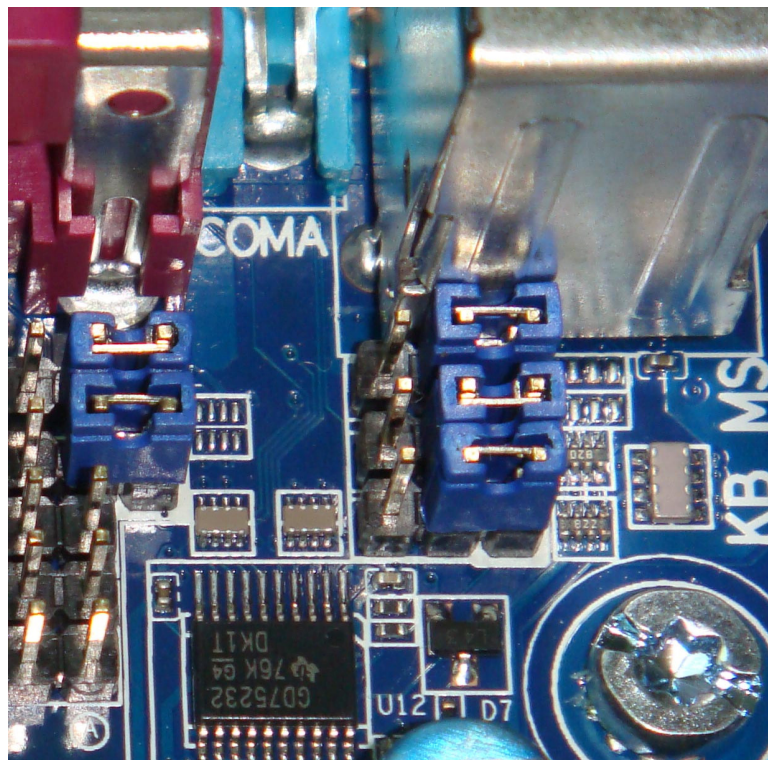
注：辅口 2 的 2、3 脚为 RS232，8、9 脚为 TTL

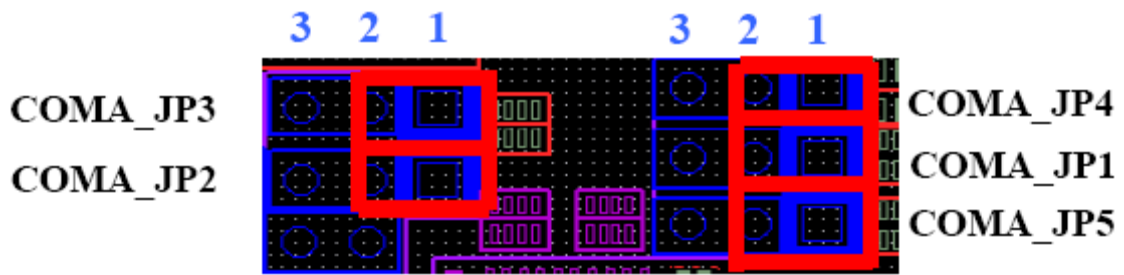
主串一的 1 脚可以提供+5V 供电，8，9 脚可跳选为 RXD/TXD 的 TTL 模式



主口（串口1）定义：

定义 引脚	主口 (串口1)
1脚	DCD/ +5V
2脚	RXD
3脚	TXD
4脚	DTR/ +12V
5脚	GND
6脚	DSR
7脚	RTS/+12V
8脚	CTS/RXD (TTL)
9脚	RI/TXD (TTL)



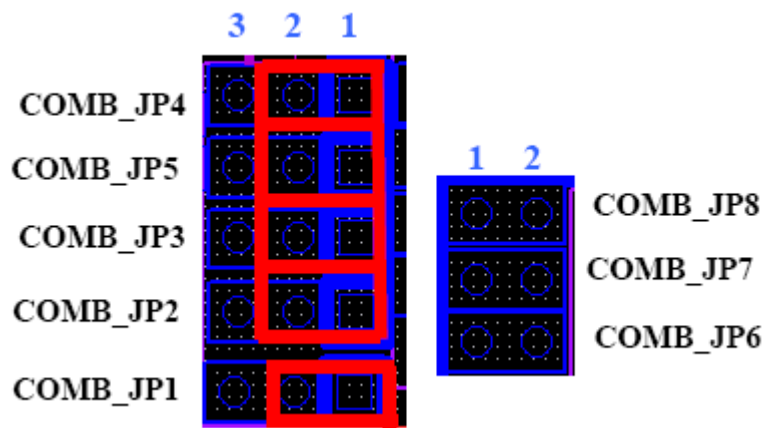
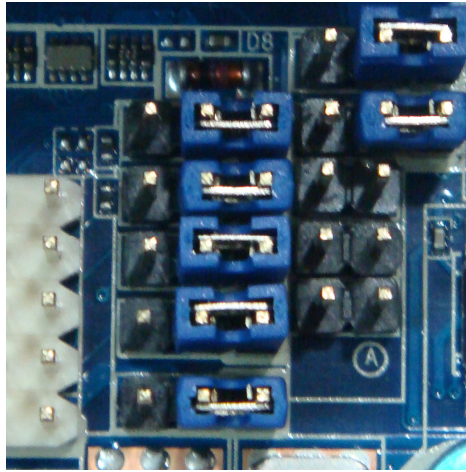


跳线器默认如上图所示

- COMA_JP1: 更改跳线器将其置左(2 连接 3), 可为主口 (串口 1) 的 1 脚取 +5V
- COMA_JP2: 更改跳线器将其置左(2 连接 3), 可为主口 (串口 1) 的 4 脚取 +12V
- COMA_JP3: 更改跳线器将其置左(2 连接 3), 可为主口 (串口 1) 的 7 脚取 +12V
- COMA_JP4: 更改跳线器将其置左(2 连接 3), 可为主口 (串口 1) 的 8 脚取 RXD (TTL 电平)
- COMA_JP5: 更改跳线器将其置左(2 连接 3), 可为主口 (串口 1) 的 8 脚取 TXD (TTL 电平)

辅口 2 (串口 3) (TTL) 定义:

定义 引脚	辅口 2 (串口 3) (TTL)
1 脚	+5V / DCD
2 脚	RXD/TXD
3 脚	TXD/RXD
4 脚	NC/DTR
5 脚	GND
6 脚	NC/DSR
7 脚	NC/RTS
8 脚	RXD/TXD(TTL)
9 脚	TXD/RXD(TTL)



跳线器默认如上图所示

COMB_JP1: 更改跳线器将其置右(2 连接 3), 可为辅口 2(串口 3)(TTL)的 1 脚取 +5V

COMB_JP2: 更改跳线器将其置左(2 连接 3), 可为辅口 2(串口 3)(TTL)的 2 脚取 TXD (RS232) 信号

COMB_JP3: 更改跳线器将其置左(2 连接 3), 可为辅口 2(串口 3)(TTL)的 3 脚取 RXD (RS232) 信号

COMB_JP4: 更改跳线器将其置左(2 连接 3), 可为辅口 2(串口 3)(TTL)的 8 脚取 TXD (TTL 电平) 信号

COMB_JP5: 更改跳线器将其置左(2 连接 3), 可为辅口 2(串口 3)(TTL)的 9 脚取 RXD (TTL 电平) 信号

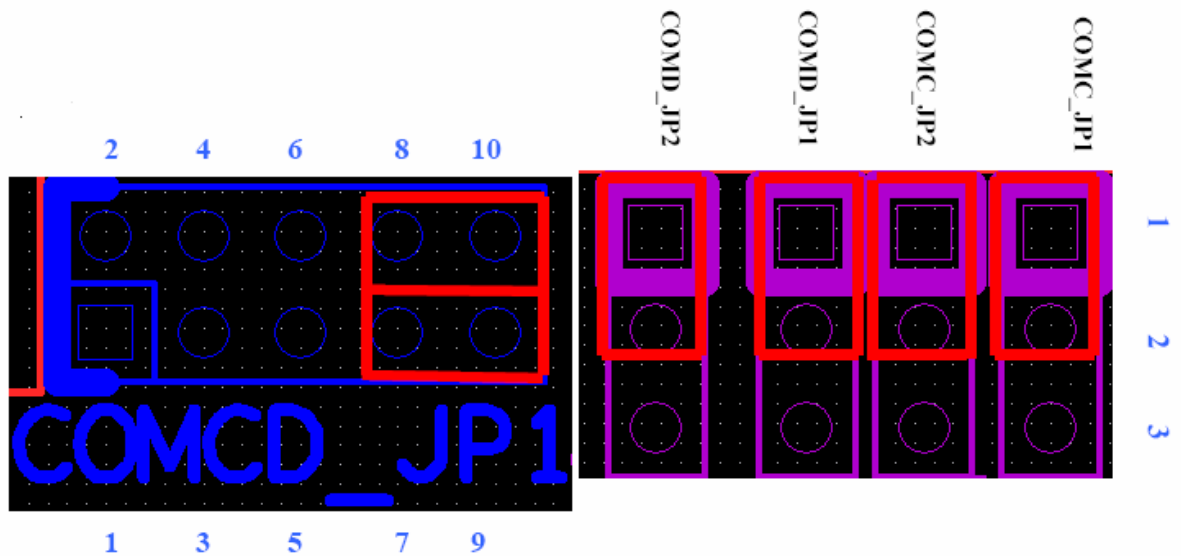
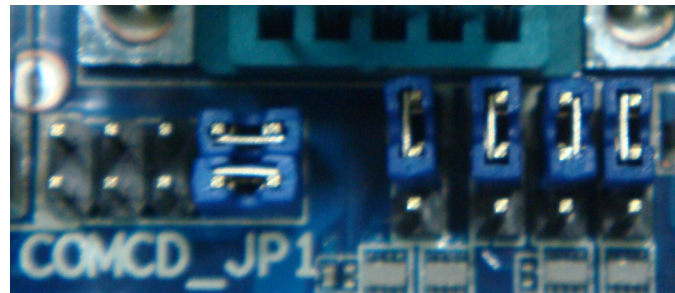
COMB_JP6: 插上跳线器 (1 连接 2), 可为辅口 2(串口 3)(TTL)的 4 脚取 DTR (RS232) 信号

COMB_JP7: 插上跳线器 (1 连接 2), 可为辅口 2(串口 3)(TTL)的 6 脚取 RTS (RS232) 信号

COMB_JP8: 插上跳线器 (1 连接 2), 可为辅口 2(串口 3)(TTL)的 7 脚取 DSR (RS232) 信号

辅口 1 (串口 2) 与 辅口 3 (串口 4) 定义:

定义 引脚	辅口 1 (串口 2)	辅口 3 (串口 4)
1 脚	+5V / DCD	+5V / DCD
2 脚	RXD	RXD
3 脚	TXD	TXD
4 脚	DTR/+5V /+12V	DTR/+5V /+12V
5 脚	GND	GND
6 脚	DSR	DSR
7 脚	RTS/+12V	RTS/+12V
8 脚	CTS	CTS
9 脚	RI	RI



跳线器默认如上图所示

COMC_JP1: 更改跳线器将其置下(2 连接 3), 可为辅口 1 (串口 2) 的 1 脚取 +5V

COMC_JP2: 更改跳线器将其置下(2 连接 3), 可为辅口 1 (串口 2) 的 7 脚取 +12V

COMCD_JP1:

COMCD_JP1	DTR	+5V	+5V	+12V
辅口 1 第 4 脚	7 连接 9	5 连接 7	3 连接 5	1 连接 3
辅口 4 第 4 脚	8 连接 10	6 连接 8	4 连接 6	2 连接 4

COMD_JP1: 更改跳线器将其置下(2 连接 3), 可为辅口 3 (串口 4) 的 1 脚取+5V

COMD_JP2: 更改跳线器将其置下(2 连接 3), 可为辅口 3 (串口 4) 的 7 脚取+12V

